

日本国特許庁
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出願年月日 2003年 1月29日
Date of Application:

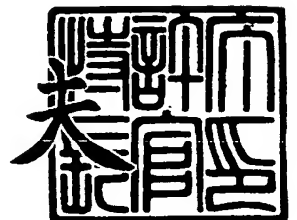
出願番号 特願2003-020152
Application Number:
[ST. 10/C]: [JP 2003-020152]

出願人 株式会社半導体エネルギー研究所
Applicant(s):

2003年12月 2日

特許庁長官
Commissioner,
Japan Patent Office

今井 康



出証番号 出証特2003-3099534

【書類名】 特許願

【整理番号】 P006929

【提出日】 平成15年 1月29日

【あて先】 特許庁長官 殿

【発明者】

【住所又は居所】 神奈川県厚木市長谷 3 9 8 番地 株式会社半導体エネルギー研究所内

【氏名】 井辺 隆広

【特許出願人】

【識別番号】 000153878

【氏名又は名称】 株式会社半導体エネルギー研究所

【代表者】 山崎 舜平

【手数料の表示】

【予納台帳番号】 002543

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 発光装置

【特許請求の範囲】

【請求項 1】

陽極と陰極との間に有機発光材料を有する発光層を挟持してなる複数の発光素子を、絶縁表面を有する基板上に積層させた発光装置であって、前記発光素子が並列に接続されていることを特徴とする発光装置。

【請求項 2】

基板上に 1 または複数の陽極と 1 または複数の陰極が交互に積層され、前記陽極と前記陰極の間にはそれぞれ有機発光材料を有する発光層が挟持されてなる複数の発光素子を有する発光装置であって、前記発光素子が並列に接続されていることを特徴とする発光装置。

【請求項 3】

請求項 1 または請求項 2 に記載の発光装置において、前記陽極および前記陰極のいずれかから選ばれる電極のうち、前記基板から最も遠い位置の電極のみを光が透過しないようにすることによって、基板側から光を取り出すことができることを特徴とした発光装置。

【請求項 4】

請求項 1 または請求項 2 に記載の発光装置において、前記陽極および前記陰極のいずれかから選ばれる電極のうち、前記基板から最も近い位置の電極のみ光が透過しないようにすることによって、基板と逆側から光を取り出すことができることを特徴とした発光装置。

【請求項 5】

請求項 1 または請求項 2 に記載の発光装置において、前記発光素子に含まれるすべての陽極および陰極を透光性とすることによって、基板側と基板と逆側の両方から光を取り出すことができることを特徴とした発光装置。

【請求項 6】

請求項 1 乃至請求項 5 のいずれかに記載した発光装置において、前記有機発光材料を有する発光層は、異なる発光色を示す 2 種類以上の有機発光材料を有する

発光層からなることを特徴とした発光装置。

【請求項 7】

請求項 1 乃至請求項 5 のいずれかに記載した発光装置において、前記有機発光材料を有する発光層は、少なくとも一つの赤色発光を示す有機発光材料を有する発光層と、少なくとも一つの緑色発光を示す有機発光材料を有する発光層と、少なくとも一つの青色発光を示す有機発光材料を有する発光層と、からなることを特徴とした発光装置。

【請求項 8】

請求項 1 乃至請求項 7 のいずれかに記載した発光装置において、前記陽極とは仕事関数が 4.5eV から 5.5eV の物質であり、前記陰極とは仕事関数が 2.5eV から 3.5 eV の物質であることを特徴とする発光装置。

【請求項 9】

請求項 1 乃至請求項 7 のいずれかに記載した発光装置において、前記陽極とは Ti、TiN、TiSi_xN_y、Ni、W、WSi_x、WN_x、WSi_xN_y、NbN、Mo、Cr、Pt、Se、Pd、Ir、Au から選ばれた物質、またはこれらから選ばれた物質を含む混合物、またはこれらから選ばれた物質を含む合金であり、前記陰極とは周期表の 1 族もしくは 2 族に属する物質または周期表の 1 族もしくは 2 族に属する物質を含む混合物、または周期表の 1 族もしくは 2 族に属する物質を含む合金であることを特徴とする発光装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は、陽極と、陰極と、電界を加えることで発光が得られる有機化合物を含む膜（以下、「電界発光膜」と記す）を有する発光素子を用いた発光装置に関する。

【0002】

【従来の技術】

有機化合物は無機化合物に比べて、材料系が多様であり、適した分子設計により様々な機能を有する材料を合成できる可能性がある。また、膜等の形成物が柔

軟性に富み、さらには高分子化することにより加工性にも優れるという特長もある。これらの利点から、近年、機能性有機材料を用いたフォトニクスやエレクトロニクスに注目が集まっている。

【0003】

有機材料の光物性を利用したフォトニクスは、現在の工業技術において既に重要な役割を果たしている。例えば、フォトレジストなどの感光材料は、半導体の微細加工に用いられるフォトリソグラフィ技術にとって欠かせない材料である。加えて、有機化合物自体、光の吸収およびそれに伴う発光（蛍光や燐光）という性質を有しているため、レーザー色素等の発光材料としての用途も大きい。

【0004】

一方、有機化合物はそれ自身キャリアを持たない材料であるため、本質的には優れた絶縁性を有する。従って、有機材料の電気物性を利用したエレクトロニクスに関しては、旧来は絶縁体としての機能を利用することが主であり、絶縁材料、保護材料、被覆材料として使用されてきた。

【0005】

しかしながら、本質的には絶縁体である有機材料に大量の電流を流す手段は存在し、エレクトロニクスの分野でも実用されつつある。この手段は、大きく分けると二通りに分けられる。

【0006】

そのうちの一つは、導電性高分子に代表されるように、 π 共役系有機化合物にアクセプタ（電子受容体）またはドナー（電子供与体）をドーピングすることにより、その π 共役系有機化合物にキャリアを持たせる手段である（非特許文献1参照）。ドーピングを増やすことによってキャリアはある程度の領域まで増加していくため、暗導電率もそれに伴い上昇し、多くの電流が流れるようになる。

【0007】

その電流量は、通常の半導体かそれ以上のレベルにまで到達できるため、このような挙動を示す材料の一群は、有機半導体（場合によっては有機導電体）と呼ぶことができる。

【0008】

このように、アクセプタまたはドナーをドーピングすることによって暗導電率を向上させ、有機材料に電流を流す手段は、一部では既にエレクトロニクスの分野で応用されている。例えば、ポリアニリンやポリアセンを用いた充電可能な二次電池や、ポリピロールを用いた電界コンデンサなどがある。

【0009】

有機材料に大量の電流を流すもう一つの手段は、空間電荷制限電流（SCLC；Space Charge Limited Current）を利用する手段である。SCLCとは、外部から空間電荷を注入して移動させることにより流れる電流であり、その電流密度はチャイルドの法則、すなわち下記式（1）で表される。Jは電流密度、 ϵ は比誘電率、 ϵ_0 は真空誘電率、 μ はキャリア移動度、Vは電圧、dはVが印加されている電極間の距離（以下、「厚さ」と記す）である。

【0010】

【数1】

$$J = \frac{9}{8} \cdot \epsilon \epsilon_0 \mu \cdot \frac{V^2}{d^3} \quad (1)$$

【0011】

なお、上記式（1）で表されるSCLCは、SCLCが流れる際のキャリアのトラップを一切仮定しない式である。キャリアのトラップによって制限される電流はTCLC（Trap Charge Limited Current）と呼ばれ、電圧のべき乗に比例するが、これらはどちらもバルク律速の電流であるので以下では同様の扱いとする。

【0012】

ここで、対比のために、オームの法則に従うオーム電流が流れる際の電流密度を表す式を、下記式（2）に示す。 σ は導電率、Eは電界強度である。

【0013】

【数2】

$$J = \sigma E = \sigma \cdot \frac{V}{d} \quad (2)$$

【0014】

式（2）中の導電率 σ は、 $\sigma = ne\mu$ （nはキャリア密度、eは電荷）で表され

るため、キャリア密度が流れる電流量の支配因子に含まれる。したがって、ある程度のキャリア移動度を持つ有機材料に対し、先に述べたようなドーピングによるキャリア密度の増大を図らない限り、通常キャリアがほとんど存在しない有機材料にはオーム電流は流れない。

【0015】

ところが、式(1)を見てわかるとおり、SCLCを決定する因子は、誘電率、キャリア移動度、電圧、および厚さであり、キャリア密度は関係ない。すなわち、キャリアを持たない絶縁体である有機材料であっても、厚さ d を十分薄くし、キャリア移動度 μ が大きい材料を選ぶことにより、外部からキャリアを注入して電流を流すことができるのである。

【0016】

この手段を用いた場合でも、その電流量は、通常の半導体かそれ以上のレベルにまで到達できるため、キャリア移動度 μ が大きい有機材料、言い換えれば潜在的にキャリアを輸送できる有機材料は有機半導体と呼ぶことができる。

【0017】

ところで、このようなSCLCを利用した有機半導体素子の中でも特に、機能性有機材料の光物性・電気物性の両方を活かしたフォトエレクトロニクスデバイスとして、有機エレクトロルミネッセンス素子（以下、「有機EL素子」と記す）が近年めざましい発展を見せている。

【0018】

有機EL素子の最も基本的な構造は、1987年に報告されている（非特許文献2参照）。非特許文献2で報告されている素子は、正孔輸送性の有機化合物と電子輸送性の有機化合物とを積層させた合計約100 nm程度の有機薄膜を電極で挟んだダイオード素子の一種であり、電子輸送性の化合物として発光性の材料（蛍光材料）を用いている。このような素子に電圧を印加することにより、発光ダイオードのように発光を取り出すことができる。

【0019】

その発光機構は、電極で挟んだ有機薄膜に電圧を加えることにより、電極から注入された正孔および電子が有機薄膜中で再結合して励起状態の分子（以下、「

分子励起子」と記す)を形成し、その分子励起子が基底状態に戻る際に光が放出されると考えられている。

【 0 0 2 0 】

なお、有機化合物が形成する分子励起子の種類としては一重項励起状態と三重項励起状態が可能であり、基底状態は通常一重項状態であるため、一重項励起状態からの発光は蛍光、三重項励起状態からの発光は燐光と呼ばれる。本明細書中においては、はどちらの励起状態が発光に寄与する場合も含むこととする。

【 0 0 2 1 】

このような有機EL素子において、通常、有機薄膜は100～200nm程度の薄膜で形成される。また、有機EL素子は、有機薄膜そのものが光を放出する自発光型の素子であるため、従来の液晶ディスプレイに用いられているようなバックライトも必要ない。したがって、有機EL素子は極めて薄型軽量に作製できることが大きな利点である。

【 0 0 2 2 】

また、例えば100～200nm程度の有機薄膜において、キャリアを注入してから再結合に至るまでの時間は、有機薄膜のキャリア移動度を考えると数十ナノ秒程度であり、キャリアの再結合から発光までの過程を含めてもマイクロ秒オーダー以内で発光に至る。したがって、非常に応答速度が速いことも特長の一つである。

【 0 0 2 3 】

こういった薄型軽量・高速応答性などの特性から、有機EL素子は次世代のフラットパネルディスプレイ素子として注目されている。また、自発光型であり視野角が広いことから、視認性も比較的良好であり、携帯機器の表示画面に用いる素子として有効と考えられている。

【 0 0 2 4 】

しかし上記ようなすばらしい特徴を有する反面、あまり実用化に至っていない原因として素子寿命が十分でない点が上げられる。

【 0 0 2 5 】

有機EL素子を構成する有機薄膜は、電流が流れることによってその有機半導体の機能の劣化が促進される。有機EL素子においては、初期輝度にほぼ反比例

、言い換えれば流す電流の量に反比例する形で素子寿命（発光輝度の半減期）が悪くなることが知られている（非特許文献3）。

【0026】

このことから有機EL素子の有機薄膜に流す電流量を減少させることは、消費電力の観点はもちろんのこと、素子寿命の観点からも重要であるといえる。

【0027】

【非特許文献1】 白川 英樹 他著 「シンセシス オブ エレクトリカリー
コンダクティング オーガニック ポリマーズ：ハロゲン デリバティブズ オ
ブ ポリアセチレン， $(CH)_x$ 」 (Synthesis of Electrically Conducting Organi
c Polymers : Halogen Derivatives of Polyacetyrene, $(CH)_x$) , ケミカル コ
ミュニケーションズ, 1977, 16, 578-580

【非特許文献2】 C.W.タン 他 著, 「オーガニックエレクトロルミネッセント
ダイオード」 (Organic electroluminescent diodes) , アプライド フィジッ
クス レターズ, Vol.51, No.12, 913-915 (1987)

【非特許文献3】 佐藤佳晴、「応用物理学会 有機分子・バイオエレクトロニ
クス分科会 会誌」、V o l . 1 1 , N o . 1 , (2 0 0 0) 、 8 6 - 9 9

【0028】

【発明が解決しようとする課題】

そこで本発明は、有機EL素子の有機薄膜に流す電流量を減少させ、素子寿命を
向上させる素子構造を提供することを目的とする。

【0029】

【課題を解決するための手段】

本発明は、陽極と陰極との間に有機発光材料を有する発光層を挟持してなる複
数の発光素子を、絶縁表面を有する基板上に積層させた発光装置において、前記
発光素子が並列に接続されていることを特徴とする発光装置である。

【0030】

前記発光装置において、前記陽極および前記陰極のいずれかから選ばれる電極
のうち、前記基板から最も遠い位置の電極のみを光が透過しないようにすること
によって、基板側から光を取り出すことができる。

【0031】

また、前記発光装置において、前記陽極および前記陰極のいずれかから選ばれる電極のうち、前記基板から最も近い位置の電極のみ光が透過しないようにすることによって、基板と逆側から光を取り出すこともできる。

【0032】

さらに前記発光装置において、前記発光素子に含まれるすべての陽極および陰極を透光性とすることによって、基板側と基板と逆側の両方から光を取り出すこともできる。

【0033】

なお、前記発光装置において、前記複数の発光素子に異なる発光色を示す2種類以上の発光素子を用いることもできる。

【0034】

また、前記発光装置において、前記複数の発光素子は、少なくとも一つの赤色発光を示す発光素子と、少なくとも一つの緑色発光を示す発光素子と、少なくとも一つの青色発光を示す発光素子を用いることにより白色発光させることもできる。

【0035】

なお、本明細書中における発光装置とは、発光素子として電界発光膜を有する発光素子を用いた画像表示デバイスもしくは発光デバイスを指す。また、発光素子にコネクタ、例えば異方導電性フィルム（FPC:Flexible printed circuit）もしくはTAB（Tape Automated Bonding）テープもしくはTCP（Tape Carrier Package）が取り付けられたモジュール、TABテープやTCPの先にプリント配線板が設けられたモジュール、または発光素子にCOG（Chip On Glass）方式によりIC（集積回路）が直接実装されたモジュールも全て発光装置に含むものとする。

【0036】**【発明の実施の形態】****[実施の形態1]**

図1、図2は本発明の概略図である。図1では基板101上に基板に近い方から第1の陽極102、第1の陰極104、第2の陽極106、第2の陰極108

、．．．第 n の陰極 109、第 $n+1$ の陽極 111 と、同じ外部電極にせつぞくされた陽極と陰極が交互に設けられている。そして、第 1 の陽極 102 と第 1 の陰極 104 の間には第 1 の電界発光膜 103 が、第 1 の陰極 104 と第 2 の陽極 106 の間には第 2 の電界発光膜 105 が、第 2 の陽極 106 と第 2 の陰極 108 の間には第 3 の電界発光膜 107 が、．．．第 n の陰極 109 と第 $n+1$ の陽極 111 の間には第 $2n$ の電界発光膜 110 が形成され、1 対の陽極と陰極の間に挟持された電界発光膜で 1 つの発光素子を形成している。図 2 は基板上に陰極、陽極、陰極、．．．陽極、陰極と電極が積層された例であり、積層の順番が異なるのみで図 1 と同様である。また、図 1 と図 2 では基板上での電極の積層が陽極から始まっていれば陽極で終わっており、陰極で始まっていれば陰極で終わっているが、もちろん陽極から積層されていても陰極で終わって良いし、またその逆もありえる。積層する陽極と陰極の数は使用者が必要に応じて適宜設定すれば良い。

【0037】

また、各陽極はホール注入性に優れた物質が適しており、仕事関数が高い物質（4.5～5.5eV 程度）が好ましい。例えば、Ti、TiN、TiSi_xN_y、Ni、W、WSi_x、WN_x、WSi_xN_y、NbN、Mo、Cr、Pt、Se、Pd、Ir、Au 等であり、これらの混合物や合金でもよい。陰極に用いる材料としては、電子注入性に優れた仕事関数の小さい物質（2.5～3.5eV 程度）（代表的には周期表の 1 族もしくは 2 族に属する金属元素）や、これらを含む合金を用いることが好ましいとされている。中でも、陰極に用いる材料としては、MgAg、MgIn、AlLi などの合金が望ましい。

【0038】

[実施の形態 2]

本発明の基本原理を本発明における最小の構成である図 3 の構造をもとに説明する。なお、本明細書において透光性とは、透明もしくは光を透過するのに十分な状態であることとする。

【0039】

図 3 は透光性の基板 301 上に第 1 の陽極 302、第 1 の電界発光膜 303、

陰極 304、第2の電界発光膜 305、第2の陽極 306 を形成した例である。
302、304、306 は透光性の電極を用いる。

【0040】

図3の構造の素子に電流を流した場合の電子および正孔の流れる様子を図4に示す。正孔は図中401のように2つの陽極から注入され、電子は402のように中央の陰極から上下両方の電界発光膜に注入される。このとき図5(b)のように外部電源から電流Iを供給すると、第1の電界発光膜と第2の電界発光膜にそれぞれ $I/2$ の電流が流れる。1つの電界発光膜に電流Iが流れたときに放出されるフォトン数をN個とすると、それぞれの電界発光膜からは $N/2$ 個のフォトンが放出され、2つの電界発光膜から放出されるフォトンの合計はN個になる。

【0041】

一方、図5(a)に示した1つの電界発光膜を陽極と陰極で挟んだ構造の素子に外部電源から電流Iを流した場合、図5(b)のときと同様に電界発光膜からN個のフォトンが放出される。

【0042】

図5(a)と図5(b)を比較してみると、同じ数のフォトンを出させようとしたとき、外部電源から供給される電流量はどちらもIだが、図5(b)の構造を用いた場合、ひとつの電界発光膜に流れる電流量は $I/2$ ですむ為、電流による電界発光膜の劣化を減少させる事ができる。

【0043】

また、消費電力について考えてみる。図5(a)の構造の素子において、N個のフォトンを出させるのに必要な電流をIとし、電流Iを流す為に必要な電圧をVとすると、この構造の素子の消費電力 P_a は以下のようになる。

【0044】

【数3】

$$P_a = I \cdot V \quad (3)$$

【0 0 4 5】

これに対し図 5 (b) 構造の素子において、2つの電界発光膜から合計N個のフォトンを放出させるのに必要な電流の合計はIであるが、回路が並列になっていることから、外部電源から供給する必要のある電圧は、式(1)から $V/\sqrt{2}$ であることがわかる。ここで図 5 (b) 素子でN個のフォトンを放出させるのに必要な電力 P_b を示す。

【0 0 4 6】

【数 4】

$$P_b = \frac{I}{2} \cdot \frac{V}{\sqrt{2}} \cdot 2 = I \cdot \frac{V}{\sqrt{2}} \quad (4)$$

【0 0 4 7】

このように本発明で開示する構造を用いた場合、通常用いられる構造の素子に比べ、同じ数のフォトンを放出するのに必要とする電力を $1/\sqrt{2}$ 倍に減少することができる。

【0 0 4 8】

前記図 3 の構造を実現するためには、陽極 3 0 2 と陰極 3 0 4 および陰極 3 0 4 と陽極 3 0 6 が短絡することなく、陽極 3 0 2 と陽極 3 0 6 を接続させることが重要である。この手段としてはメタルマスクによる塗り分け適当である。

【0 0 4 9】

上記では電界発光膜が2つの場合のみを述べたが、図 1 に示した3つ以上の電界発光膜を含む構造に関しても適用可能である。また、図 2 に示した構造に関しても同様に適用可能である。

【0 0 5 0】

【実施例】

[実施例 1]

本実施例では、まず画素部に本発明の電界発光素子を有する発光装置について図 6 を用いて説明する。なお、図 6 (A) は、発光装置を示す上面図、図 6 (B) は図 6 (A) を B-B' で切断した断面図である。点線で示された 6 0 1 は駆動回路部(ソース側駆動回路)、6 0 2 は画素部、6 0 3 は駆動回路部(ゲート

側駆動回路)である。また、604は封止基板、605はシール剤であり、シール剤605で囲まれた内側607は、空間になっている。

【0051】

なお、608はソース側駆動回路601及びゲート側駆動回路603に入力される信号を伝送するための配線であり、外部入力端子となるFPC（フレキシブルプリントサーキット）609からビデオ信号、クロック信号、スタート信号、リセット信号等を受け取る。なお、ここではFPCしか図示されていないが、このFPCにはプリント配線基盤（PWB）が取り付けられていても良い。本明細書における発光装置には、発光装置本体だけでなく、それにFPCもしくはPWBが取り付けられた状態をも含むものとする。

【0052】

次に、断面構造について図6（B）を用いて説明する。基板610上には駆動回路部及び画素部が形成されているが、ここでは、駆動回路部であるソース側駆動回路601と、画素部602が示されている。

【0053】

なお、ソース側駆動回路601はnチャネル型TFT623とpチャネル型TFT624とを組み合わせたCMOS回路が形成される。また、駆動回路を形成するTFTは、公知のCMOS回路、PMOS回路もしくはNMOS回路で形成しても良い。また、本実施の形態では、基板上に駆動回路を形成したドライバー一体型を示すが、必ずしもその必要はなく、基板上ではなく外部に形成することもできる。

【0054】

また、画素部602はスイッチング用TFT611と、電流制御用TFT612とそのドレインに電氣的に接続された第1の陽極613とを含む複数の画素により形成される。なお、第1の陽極613の端部を覆って絶縁物614が形成されている。ここでは、ポジ型の感光性アクリル樹脂膜を用いることにより形成する。

【0055】

また、被覆率を良好なものとするため、絶縁物614の上端部または下端部に

曲率を有する曲面が形成されるようにする。例えば、絶縁物 614 の材料としてポジ型の感光性アクリルを用いた場合、絶縁物 614 の上端部のみに曲率半径 ($0.2\ \mu\text{m} \sim 3\ \mu\text{m}$) を有する曲面を持たせることが好ましい。また、絶縁物 614 として、感光性の光によってエッチャントに不溶解性となるネガ型、或いは光によってエッチャントに溶解性となるポジ型のいずれも使用することができる。

【0056】

なお、絶縁物 614 には第 1 の陽極 613 と第 2 の陽極 619 とを接続させるための陽極コンタクト 621 を有する必要がある。

【0057】

第 1 の陽極 613 上には、第 1 の電界発光膜 616、第 1 の陰極 617、第 2 の電界発光膜 618、第 2 の陽極 619 がそれぞれ形成されている。

【0058】

ここで第 1 の陽極 613 及び第 2 の陽極 619 に用いる材料としては、仕事関数の大きい材料を用いることが望ましい。例えば、ITO (インジウムスズ酸化物) 膜、インジウム亜鉛酸化物 (IZO) 膜、窒化チタン膜、クロム膜、タンゲステン膜、Zn 膜、Pt 膜などの単層膜の他、窒化チタンとアルミニウムを主成分とする膜との積層、窒化チタン膜とアルミニウムを主成分とする膜と窒化チタン膜との 3 層構造等を用いることができる。

【0059】

なお、第 1 の陽極 613 及び第 2 の陽極 619 のうち少なくとも一つは光を透過するのに十分透明でなければならないので、光を透過するのに十分な薄さの金属薄膜を用いるか、透明導電膜を用いるか、金属薄膜と透明導電膜との積層を用いることとする。

【0060】

また、第 1 の電界発光膜 616、第 2 の電界発光膜 618 は、蒸着マスクを用いた蒸着法またはインクジェット法によって形成される。電界発光層に用いる材料としては、通常、有機化合物を単層もしくは積層で用いる場合が多いが、本発明においては、有機化合物からなる膜の一部に無機化合物を用いる構成も含める

こととする。

【0061】

また、第1の電界発光膜616と第2の電界発光膜618の間に保持される第1の陰極617上に用いる材料としては、仕事関数の小さい材料（Al、Ag、Li、Ca、またはこれらの合金MgAg、MgIn、AlLi、CaF₂、またはCaN）を用いればよい。

【0062】

なお、第1の電界発光膜616と第2の電界発光膜618で生じた光が第1の陰極617を透過させるようにするには、第1の陰極617として、膜厚を薄くした金属薄膜を用いるか、あるいは透明導電膜（ITO（酸化インジウム酸化スズ合金）、酸化インジウム酸化亜鉛合金（In₂O₃—ZnO）、酸化亜鉛（ZnO）等）等を用いるか、金属薄膜と透明導電膜との積層を用いるのが良い。

【0063】

さらにシール剤605で封止基板604を素子基板610と貼り合わせることで、素子基板601、封止基板604、およびシール剤605で囲まれた空間607に電界発光素子618が備えられた構造になっている。なお、空間607には、不活性気体（窒素やアルゴン等）が充填される場合の他、シール剤605で充填される構成も含むものとする。

【0064】

なお、シール剤605にはエポキシ系樹脂を用いるのが好ましい。また、これらの材料はできるだけ水分や酸素を透過しない材料であることが望ましい。また、封止基板604に用いる材料としてガラス基板や石英基板の他、FRP（Fiberglass-Reinforced Plastics）、PVF（ポリビニルフロライド）、マイラー、ポリエステルまたはアクリル等からなるプラスチック基板を用いることができる。

【0065】

以上のようにして、本発明の電界発光素子を有する発光装置を得ることができる。

【0066】

[実施例 2]

本実施例では、第 1 の電極に陽極を用いた場合の電界発光素子の構造を説明する。

【0067】

第 1 の陽極 613 上に積層する構造の詳細を説明する。ここで電界発光膜および、第 1 の陰極 617 は蒸着法により作製し、第 1 の陰極 617 には光を透過するのに十分薄い金属薄膜を用い第 2 の陽極 619 はスパッタリング法により作製する透明導電膜を用い、これらはすべてメタルマスクを通してパターンニングして作製する。

【0068】

図 7 に図 6 の電界発光素子 620 の詳細な構造を示す。以下、正孔注入層 702、正孔輸送層 703、発光層 704、電子輸送層 705、電子注入層 706 は、メタルマスクを用いて第 1 の陽極 613 上に選択的に成膜し、陽極コンタクト部 621 には成膜されないように制御する。また、陰極と陽極とがショートしないようにメタルマスクを使い分ける。

【0069】

まず、蒸着法により第 1 の陽極 701 上に正孔注入性の有機化合物である銅フタロシアニン（以下、Cu-Pc と示す）を 20 nm の膜厚で成膜し正孔注入層 702 とし、正孔輸送性の有機化合物である、4, 4'-ビス [N-(1-ナフチル)-N-フェニル-アミノ] -ビフェニル（以下、 α -NPD と示す）を 40 nm の膜厚で成膜し正孔輸送層 703 とする。

【0070】

ついで、蒸着法により電子輸送性発光材料の有機化合物である、トリス（8-キノリノラト）アルミニウム（以下、Alq₃ と示す）を 37.5 nm の膜厚で成膜して発光層 704 とし、同じく Alq₃ を 37.5 nm の膜厚で成膜して電子輸送層 705 とする。発光層 704 と電子輸送層 705 は連続して成膜することができる。

【0071】

さらに、陰極からの電子注入性を高めるために無機化合物であるフッ化カルシ

ウム（以下、 CaF_2 と示す）を1nmの膜厚で成膜し電子注入層706とする。

【0072】

以上のようにして第1の電界発光膜709を得ることができる。

【0073】

さらに第1の陰極707としてアルミニウム（以下、Alと示す）を5nmの膜厚で成膜する。

【0074】

その後、第1の陰極707の上に電子注入層706として CaF_2 を1nm成膜し、電子輸送層705としてAlq₃を37.5nm成膜し、発光層704としてAlq₃を37.5nm成膜し、正孔輸送層703として α -NPDを40nm成膜し、正孔注入層702としてCu-Pcを20nm成膜して第2の電界発光膜710を得る。

【0075】

さらに第2の陽極808をスパッタリング法により作製する。この時、第2の陽極708は図6の陽極コンタクト部621を通して第1の陽極613と接続するようにし、かつ、第1の陰極617とショートしないようにメタルマスクを使用し成膜部分を制御する。

【0076】

以上により電界発光素子620が完成する。なおこの発光素子から放出される光は、すべての電極が透光性であることから、図9（a）のように基板側および逆側の両方から放出される。

【0077】

[実施例3]

本実施例では、第1の電極に陰極を用いた場合の電界発光素子の構造を説明する。

【0078】

第1の電極に陰極を用いた場合の電界発光膜の構成および、電界発光膜と電極との関係は図8に示した通りである。なお、各電界発光膜を構成する各層の詳細

は前記実施例 2 と同じである。

【0079】

本実施例で示す素子は、前記実施例 2 の素子と同様の動作を示す。

【0080】

[実施例 4]

本実施例は、図 9 (b) のように基板と逆側からのみ光を放射させる構造について説明する。

【0081】

前記実施例 3 で示したように第 1 の電極を陰極とする。ただし、第 1 の陰極は、光が透過しないように 200 nm 程度の Al の厚膜を成膜する。

【0082】

第 1 の陰極以外の構造は前記実施例 2 と同じでよい。すると、発光層から放出される光のうち、基板側に放出された光は 905 のように第 1 の陰極で反射されるため、図 9 (b) 906 のように基板と逆側からのみ出射される。

【0083】

以上により基板と逆側からのみ光を放射させる構造が実現する。

【0084】

[実施例 5]

本実施例は、図 9 (c) のように基板側からのみ光を放出させる構造について説明する。

【0085】

前記実施例 3 で示したように第 1 の電極を陰極とする。ただし、図 9 (c) のように基板から最も遠い位置の陰極は、光が透過しないように 200 nm 程度の Al の厚膜を成膜する。

【0086】

第 1 の陰極以外の構造は前記実施例 2 と同じでよい。すると、発光層から放出される光のうち、基板と逆側に放出された光は、908 のように厚膜の陰極 907 で反射されるため、図 9 (c) 909 のように基板と逆側からのみ出射される。

。

【0087】

以上により基板側からのみ光を放出させる構造が実現される。

【0088】

[実施例 6]

本実施例では、2種類の異なる発色を示す発光素子を用いて白色発光する発光装置の説明をする。

【0089】

本実施例の構成は、発光層以外は前記実施例 2 と同じ構成である。

【0090】

本実施例では2つの発光層を補色の関係にある青色発光を示す発光素子と燈色発光を示す発光素子で構成する。ここで、補色の関係とは異なる2色の光を合わせて白色の光を作り出すことのできる色のことをいう。

【0091】

本実施例の構成では2つの発光層は一つの電源系で制御されるため、両方の発光層が同時に光り、白色発光を実現する。

【0092】

[実施例 7]

本実施例では、3種類の異なる発色を示す発光素子を用いて白色発光する発光装置の説明をする。

【0093】

本実施例で示す構造は、3つの電界発光素子を含む構造である。図 1 および図 2 の $n = 3 / 2$ の状態に相当する。

【0094】

本実施例の構造において、発光層以外は [実施例 2] と同じである。

【0095】

前記3つの電界発光素子を含む構造において、3つの発光層にはそれぞれ赤色発光を示す発光素子と、緑色発光を示す発光素子と、青色発光を示す発光素子の3色の発光素子を用いる。

【0096】

これら 3 つの電界発光素子は、一つの電源系で制御されるため、同時に発光することにより白色発光を実現する。

【0 0 9 7】

[実施例 8]

本実施例では、本発明の電界発光素子を有する発光装置を用いて完成させた様々な電気器具について説明する。

【0 0 9 8】

本発明の電界発光素子を有する発光装置を用いて作製された電気器具として、ビデオカメラ、デジタルカメラ、ゴーグル型ディスプレイ（ヘッドマウントディスプレイ）、ナビゲーションシステム、音響再生装置（カーオーディオ、オーディオコンポ等）、ノート型パーソナルコンピュータ、ゲーム機器、携帯情報端末（モバイルコンピュータ、携帯電話、携帯型ゲーム機または電子書籍等）、記録媒体を備えた画像再生装置（具体的にはデジタルビデオディスク（DVD）等の記録媒体を再生し、その画像を表示しうる表示装置を備えた装置）などが挙げられる。これらの電気器具の具体例を図 1 1 に示す。

【0 0 9 9】

図 1 0（A）は表示装置であり、筐体 1 0 0 1、支持台 1 0 0 2、表示部 1 0 0 3、スピーカー部 1 0 0 4、ビデオ入力端子 1 0 0 5 等を含む。本発明の電界発光素子を有する発光装置をその表示部 1 0 0 3 に用いることにより作製される。なお、表示装置は、パソコン用、TV 放送受信用、広告表示用などの全ての情報表示用装置が含まれる。

【0 1 0 0】

図 1 0（B）はノート型パーソナルコンピュータであり、本体 1 1 0 1、筐体 1 1 0 2、表示部 1 1 0 3、キーボード 1 1 0 4、外部接続ポート 1 1 0 5、ポインティングマウス 1 1 0 6 等を含む。本発明の電界発光素子を有する発光装置をその表示部 1 1 0 3 に用いることにより作製される。

【0 1 0 1】

図 1 0（C）はモバイルコンピュータであり、本体 1 2 0 1、表示部 1 2 0 2、スイッチ 1 2 0 3、操作キー 1 2 0 4、赤外線ポート 1 2 0 5 等を含む。本発

明の電界発光素子を有する発光装置をその表示部 1202 に用いることにより作製される。

【0102】

図 10 (D) は記録媒体を備えた携帯型の画像再生装置（具体的には DVD 再生装置）であり、本体 1301、筐体 1302、表示部 A 1303、表示部 B 1304、記録媒体（DVD 等）読み込み部 1305、操作キー 1306、スピーカー部 1307 等を含む。表示部 A 1303 は主として画像情報を表示し、表示部 B 1304 は主として文字情報を表示するが、本発明の電界発光素子を有する発光装置をこれら表示部 A、B 1303、1304 に用いることにより作製される。なお、記録媒体を備えた画像再生装置には家庭用ゲーム機器なども含まれる。

【0103】

図 10 (E) はゴーグル型ディスプレイ（ヘッドマウントディスプレイ）であり、本体 1401、表示部 1402、アーム部 1403 を含む。本発明の電界発光素子を有する発光装置をその表示部 1402 に用いることにより作製される。

【0104】

図 10 (F) はビデオカメラであり、本体 1501、表示部 1502、筐体 1503、外部接続ポート 1504、リモコン受信部 1505、受像部 1506、バッテリー 1507、音声入力部 1508、操作キー 1509、接眼部 1510 等を含む。本発明の電界発光素子を有する発光装置をその表示部 1502 に用いることにより作製される。

【0105】

ここで、図 10 (G) は携帯電話であり、本体 1601、筐体 1602、表示部 1603、音声入力部 1604、音声出力部 1605、操作キー 1606、外部接続ポート 1607、アンテナ 1608 等を含む。本発明の電界発光素子を有する発光装置をその表示部 1603 に用いることにより作製される。なお、表示部 1603 は黒色の背景に白色の文字を表示することで携帯電話の消費電力を抑えることができる。

【0106】

以上の様に、本発明の電界発光素子を有する発光装置の適用範囲は極めて広く、この発光装置をあらゆる分野の電気器具に適用することが可能である。

【 0 1 0 7 】

【発明の効果】

本発明は、電界発光膜を電極に対して並列に接続し、かつ、垂直に積層させることによって、単位面積当たりのパワー効率を向上させることができることを特徴とする。また、電界発光膜へ供給する電流量を低減させることによって、素子寿命を向上させることが可能である。

【図面の簡単な説明】

【図 1】 本発明の基本的構成を示す図

【図 2】 本発明の基本的構成を示す図

【図 3】 本発明の基本的構成の最小構成を示す図

【図 4】 本発明の最小構成での電子と正孔の流れる様子を示す図

【図 5】 本発明と従来技術との比較を示す図

【図 6】 アクティブ構造を示す図

【図 7】 電界発光膜の詳細図（実施例 2）

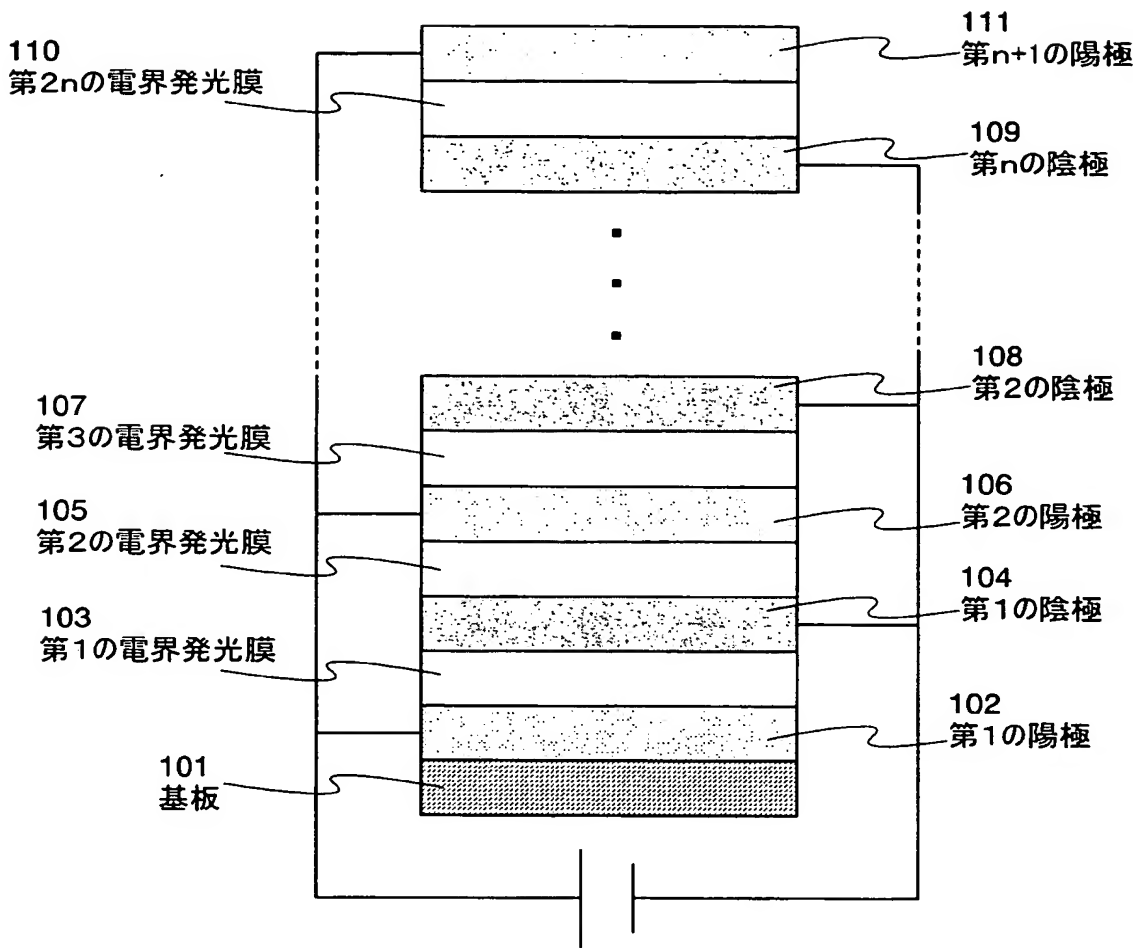
【図 8】 電界発光膜の詳細図（実施例 3）

【図 9】 光の出射方向を示す図

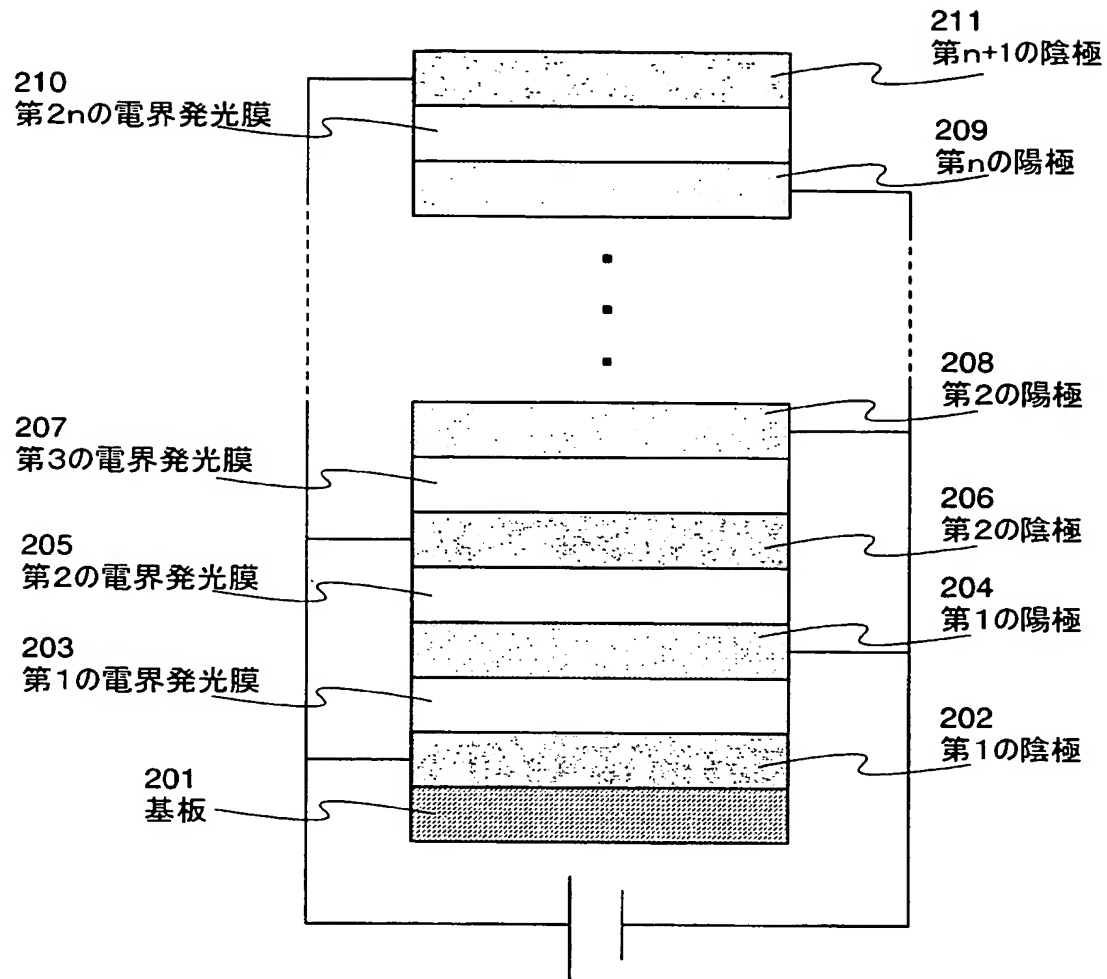
【図 1 0】 発光装置の応用例

【書類名】 図面

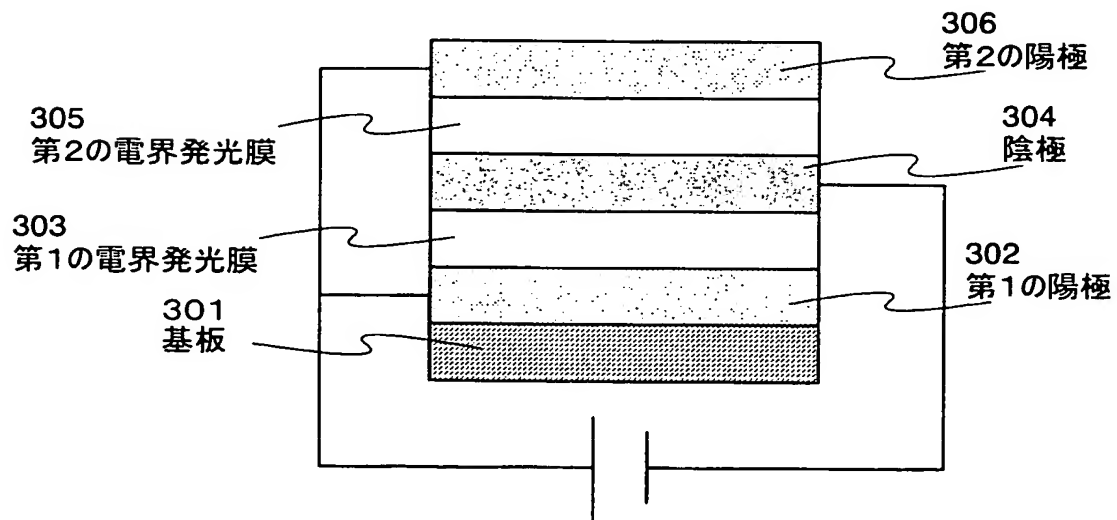
【図 1】



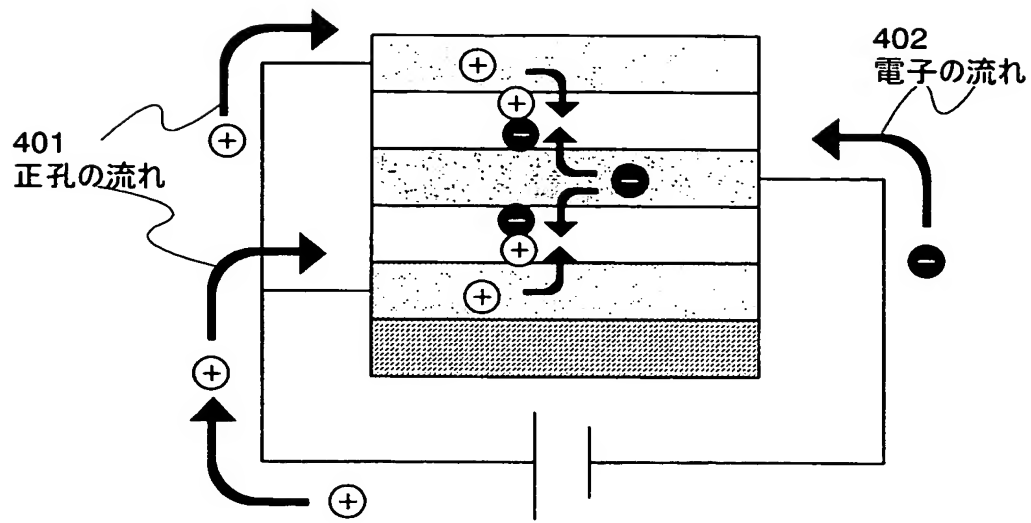
【図 2】



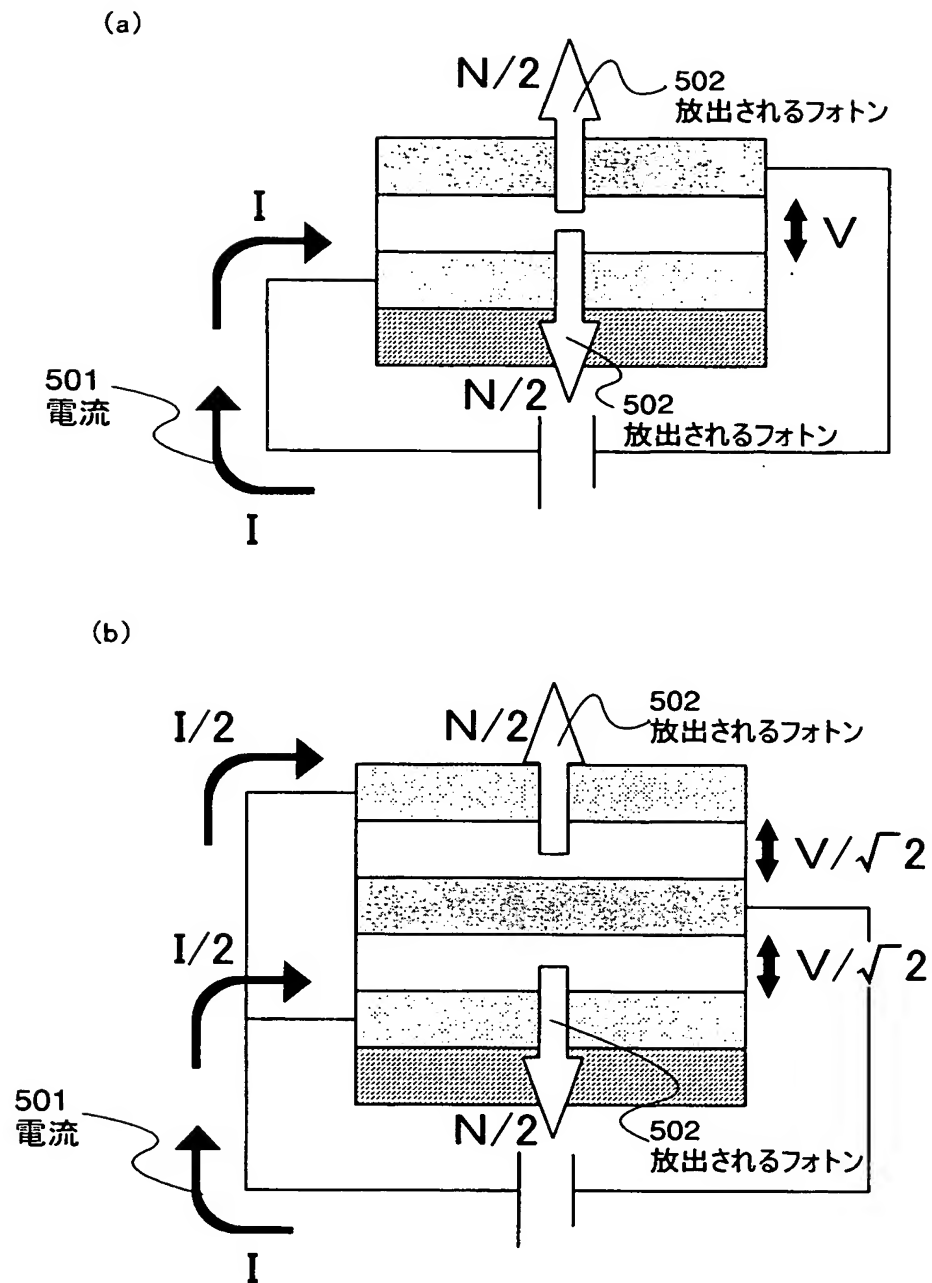
【図 3】



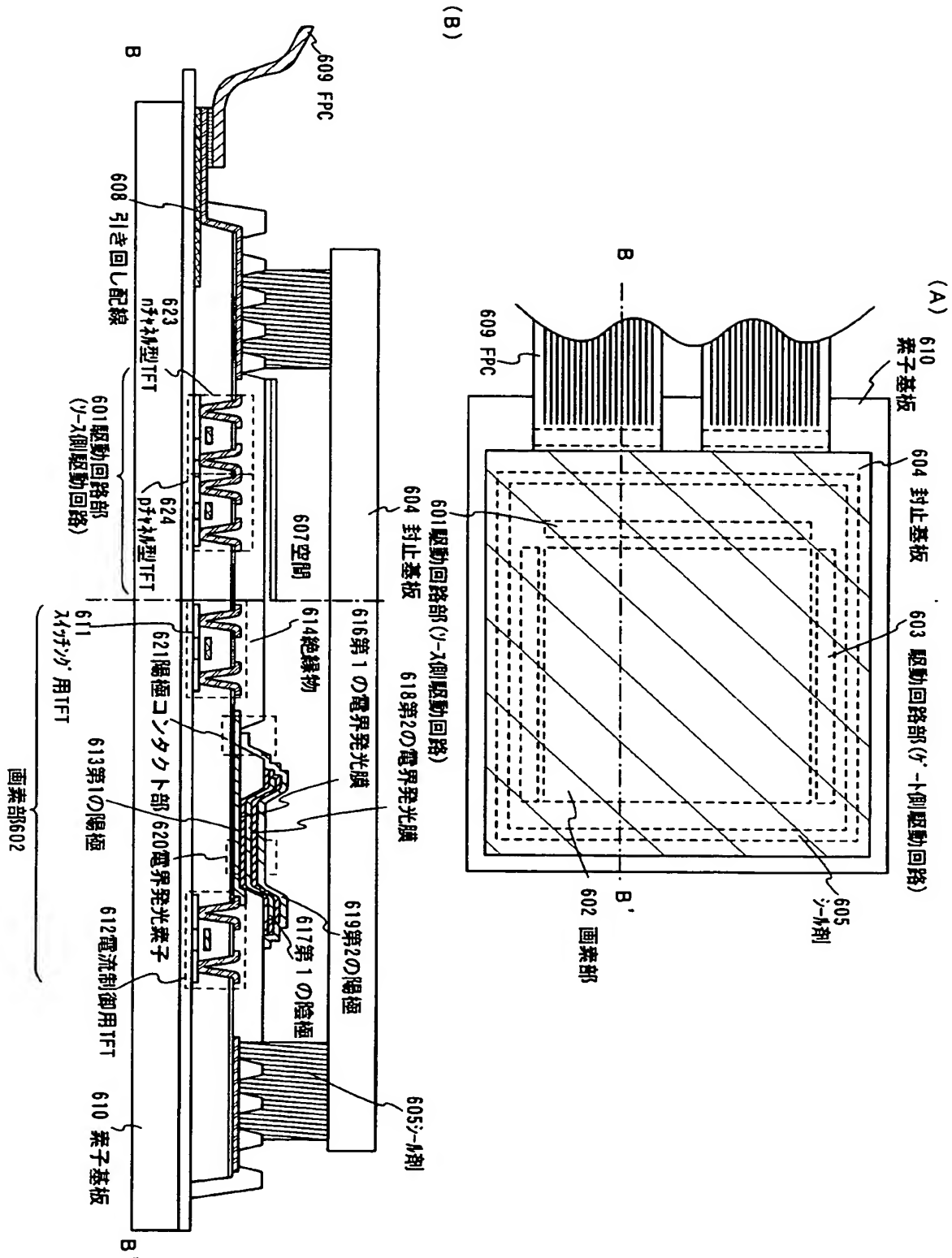
【図 4】



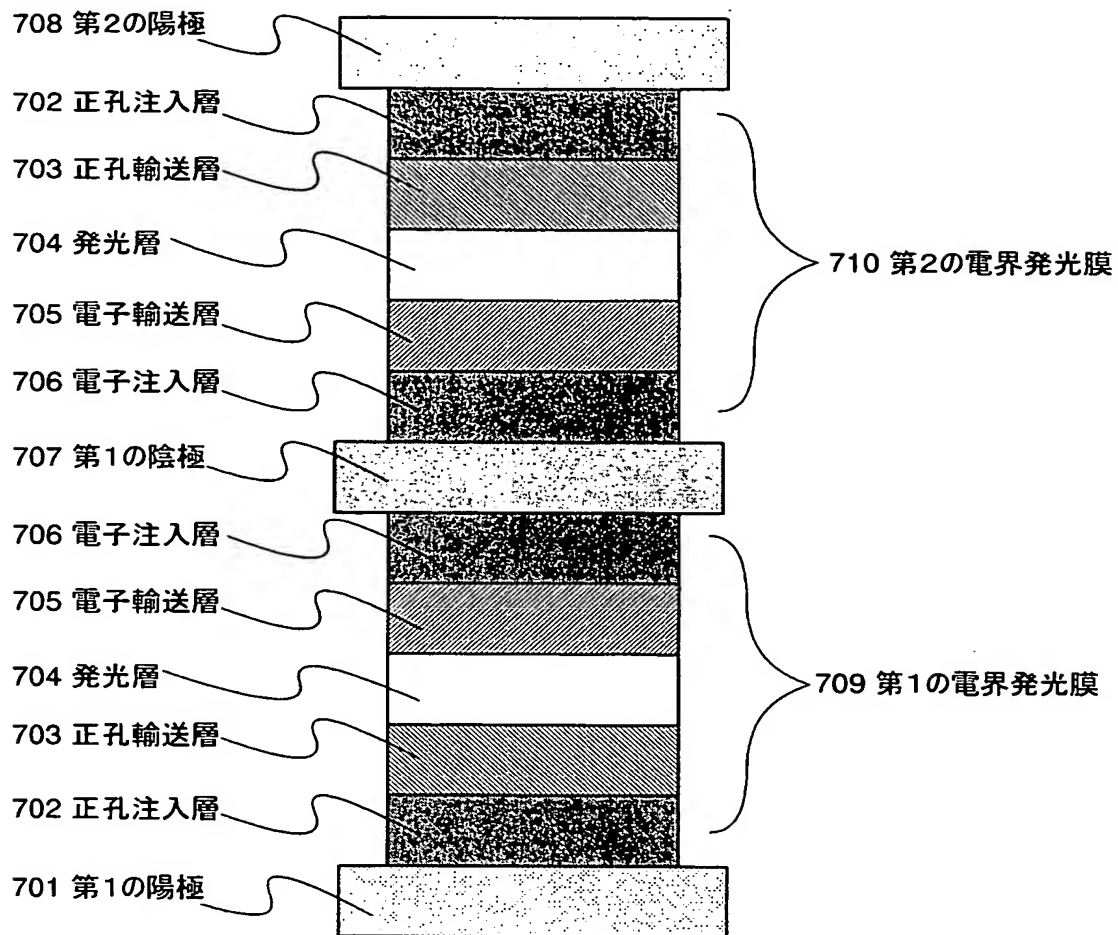
【図 5】



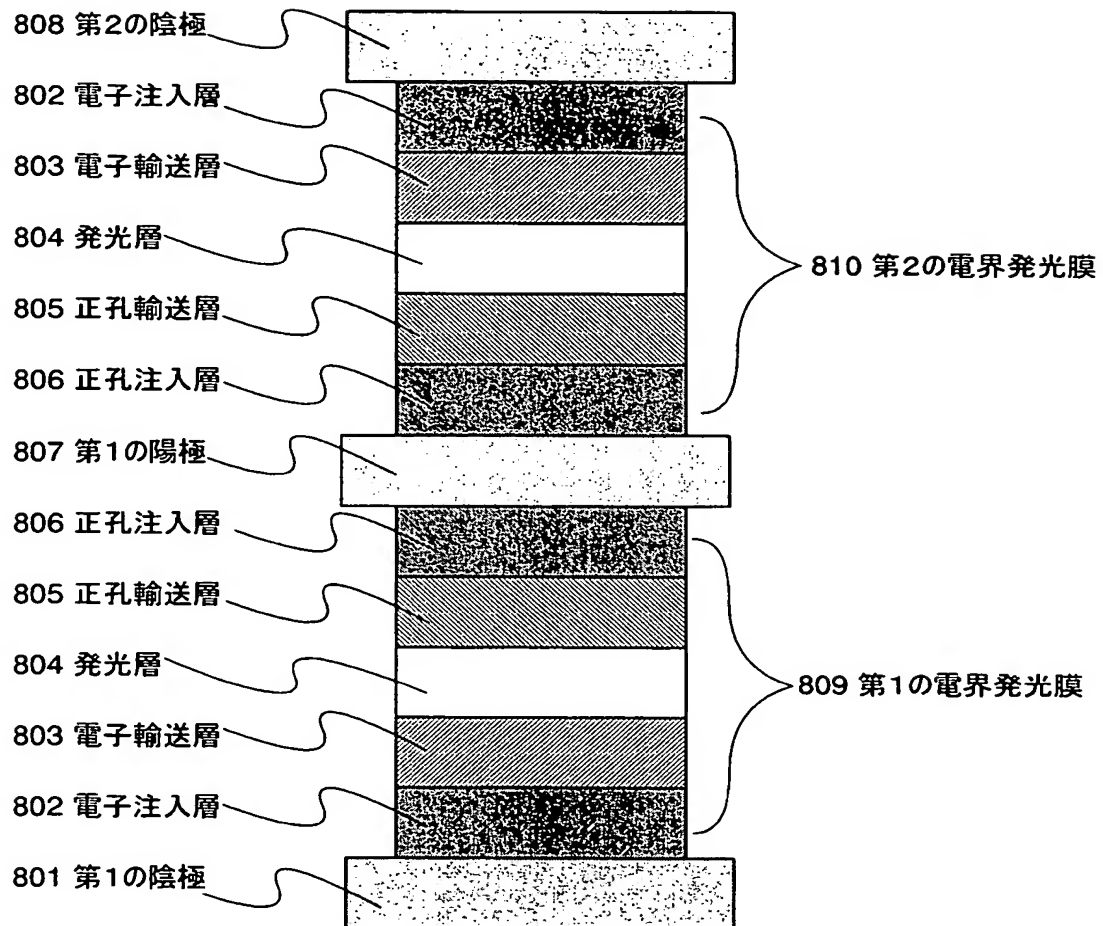
【図 6】



【図 7】

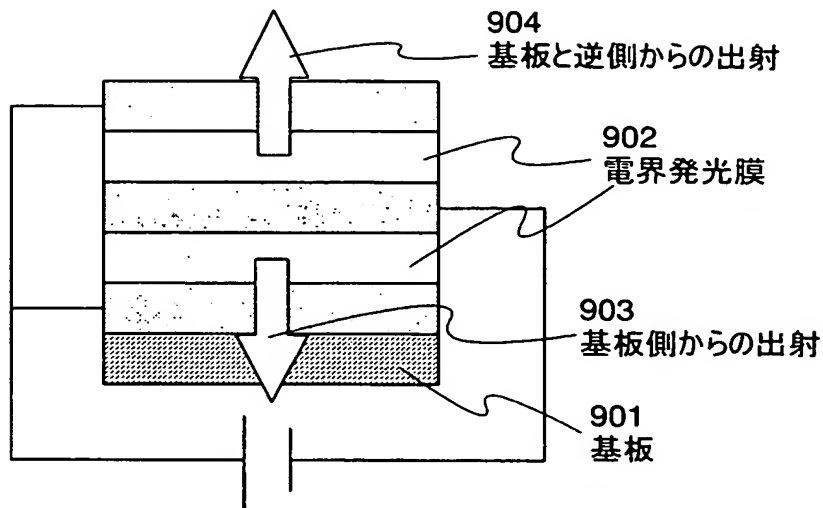


【図 8】

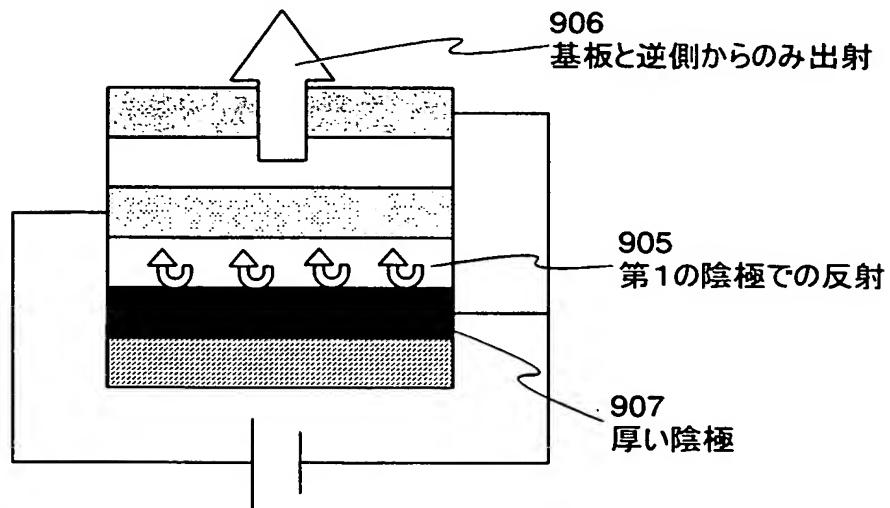


【図 9】

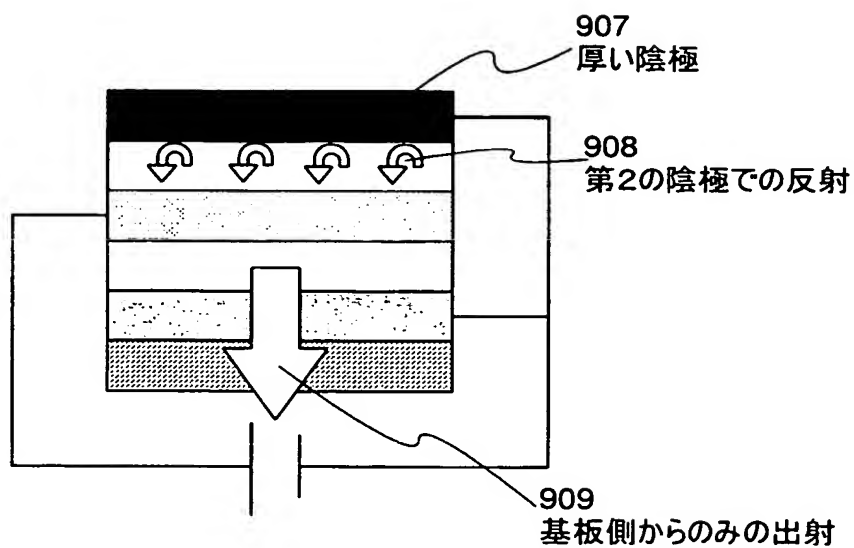
(a)



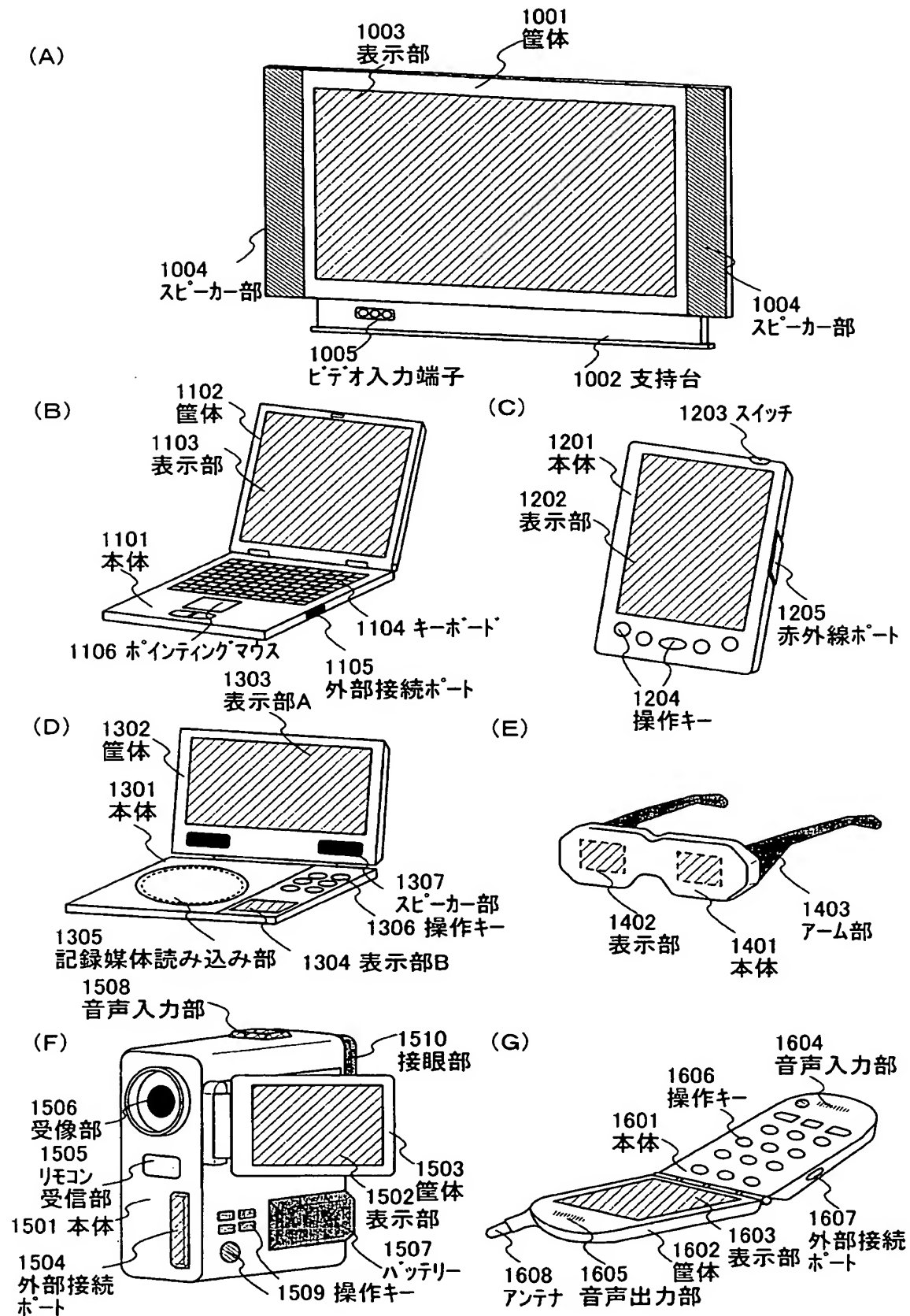
(b)



(c)



【図 10】



【書類名】 要約書

【要約】

【課題】有機EL素子は、他の発光素子と比べ多くの優れた面を有する反面、素子寿命が十分でないという問題を抱えている。また、携帯型のディスプレイなどへの応用が期待されていることから、電力効率を向上させることも重要である。そこで、電力効率を向上させつつ素子寿命の向上を実現する素子構造を提供することを課題とする。

【解決手段】第1の陽極302と陰極304とで第1の電界発光膜303を挟み込み、さらに陰極304の上に第2の電界発光膜305と第2の陽極306とを積層させる。このとき、第1の陽極302と第2の陽極306とのコンタクトをとり並列回路を形成することによって、各電界発光膜に流す電流を低減させる。

【選択図】 図3

特願 2 0 0 3 - 0 2 0 1 5 2

出 願 人 履 歴 情 報

識別番号

[0 0 0 1 5 3 8 7 8]

1. 変更年月日

1 9 9 0 年 8 月 1 7 日

[変更理由]

新規登録

住 所

神奈川県厚木市長谷 3 9 8 番地

氏 名

株式会社半導体エネルギー研究所